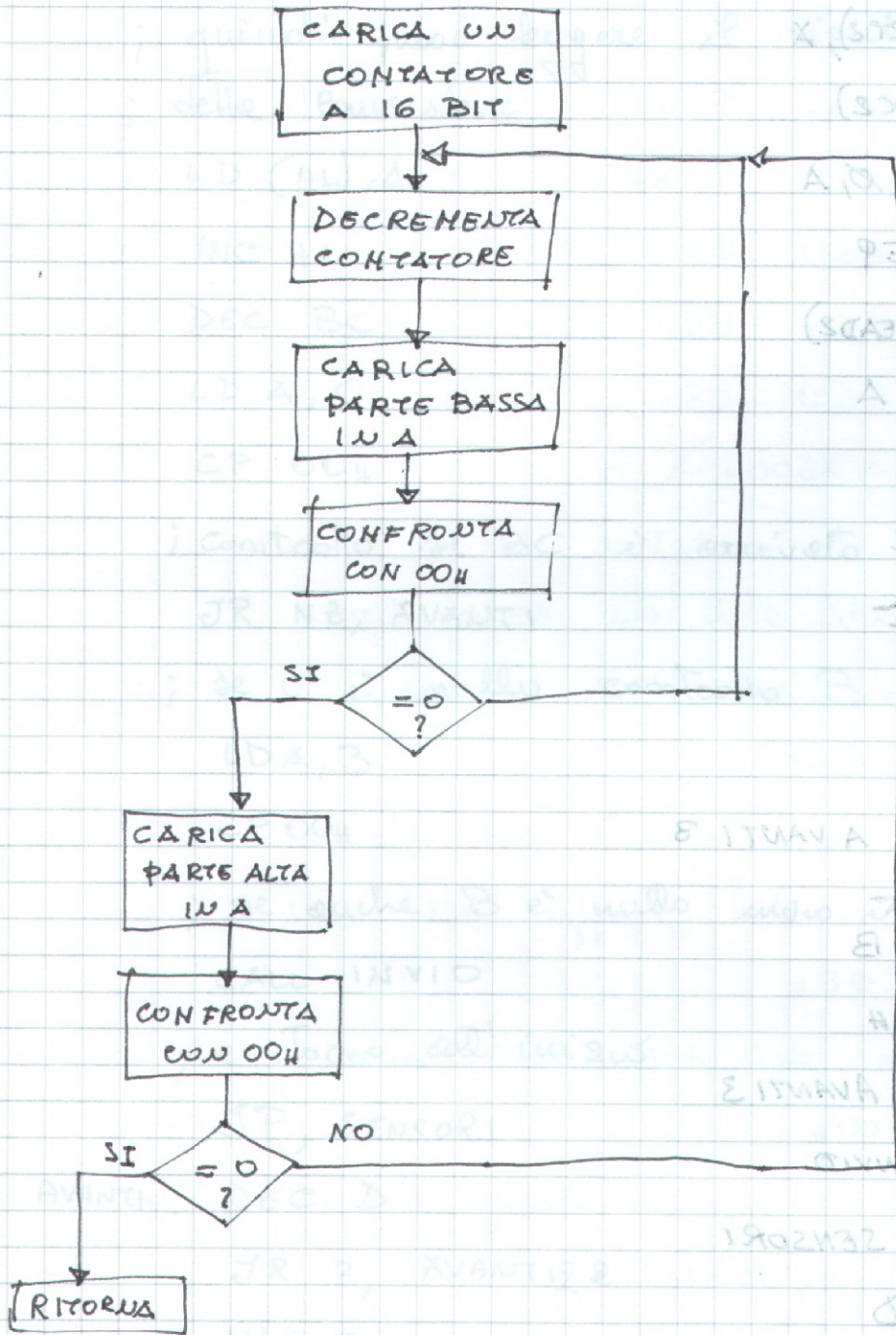


Scrivere un sottoprogramma di rit che riceve un iterale di 16 bit



RTARDO : ~~LD BC, 1~~

PUSH BC ;

LD BC, XXXX ;

E1 : DEC BC ,

LD C, A

CP 00H

JR NZ, E1

~~CP 00H~~

LD A, B

~~CP 00H~~

JR NZ, E1

POP BC

RET

ciclo interno

Durata ciclo interno

DEC BC

6 Tck

LD C, A

4 Tck

CP 00H

7 Tck

17 Tck

supponiamo $f_{ck} = 1 \text{ MHz} \rightarrow T_{ck} = 1 \mu\text{s}$

$17 T_{ck} = 17 \mu\text{s}$

Supponiamo che C contenga FFH in totale n' tre

$17 \mu\text{s} \times 255 = 4335 \mu\text{s}$

Il ciclo esterno deve

$4335 \mu\text{s} +$

LD A, B

$4 \mu\text{s} +$

Diretta ciclo interno

DEC BC 6 Tck

LD C, A 4 Tck

CP 00H 7 Tck

JR NZ, E1 12 Tck

29 Tck

Supponendo $f_{ck} = 1 \text{ MHz} \rightarrow T_{ck} = 1 \mu\text{s}$

$$29 T_{ck} = 29 \mu\text{s}$$

Supponendo $T = FFH$ si ha una diretta complessiva

$$29 \times 255 =$$

$$= 7395 \mu\text{s}$$

Per avere un ritardo di un μs

Il ciclo più esterno deve

$$7395 \mu\text{s} +$$

$$\text{LD A, B} \quad 4 \mu\text{s} +$$

$$\text{CP 00H} \quad 7 \mu\text{s} +$$

$$\text{JR NZ, E1} \quad 12 \mu\text{s} =$$

$$7418 \mu\text{s}$$

Per avere un ritardo di 1 s tale ciclo deve durare

$$1 \text{ s} = 1000.000 \mu\text{s} : 7418 \mu\text{s} =$$

$$\approx 135$$

in B deve essere $135/10$

$$\begin{array}{r|l} 135 & 16 \\ 7 & 8 \end{array}$$

in BC due exerci 87FFH : ITUMM

CALL R14RD0
 R14RD0 1001430
 DMS' #
 13 no
 R14RD0 no

ITUMM