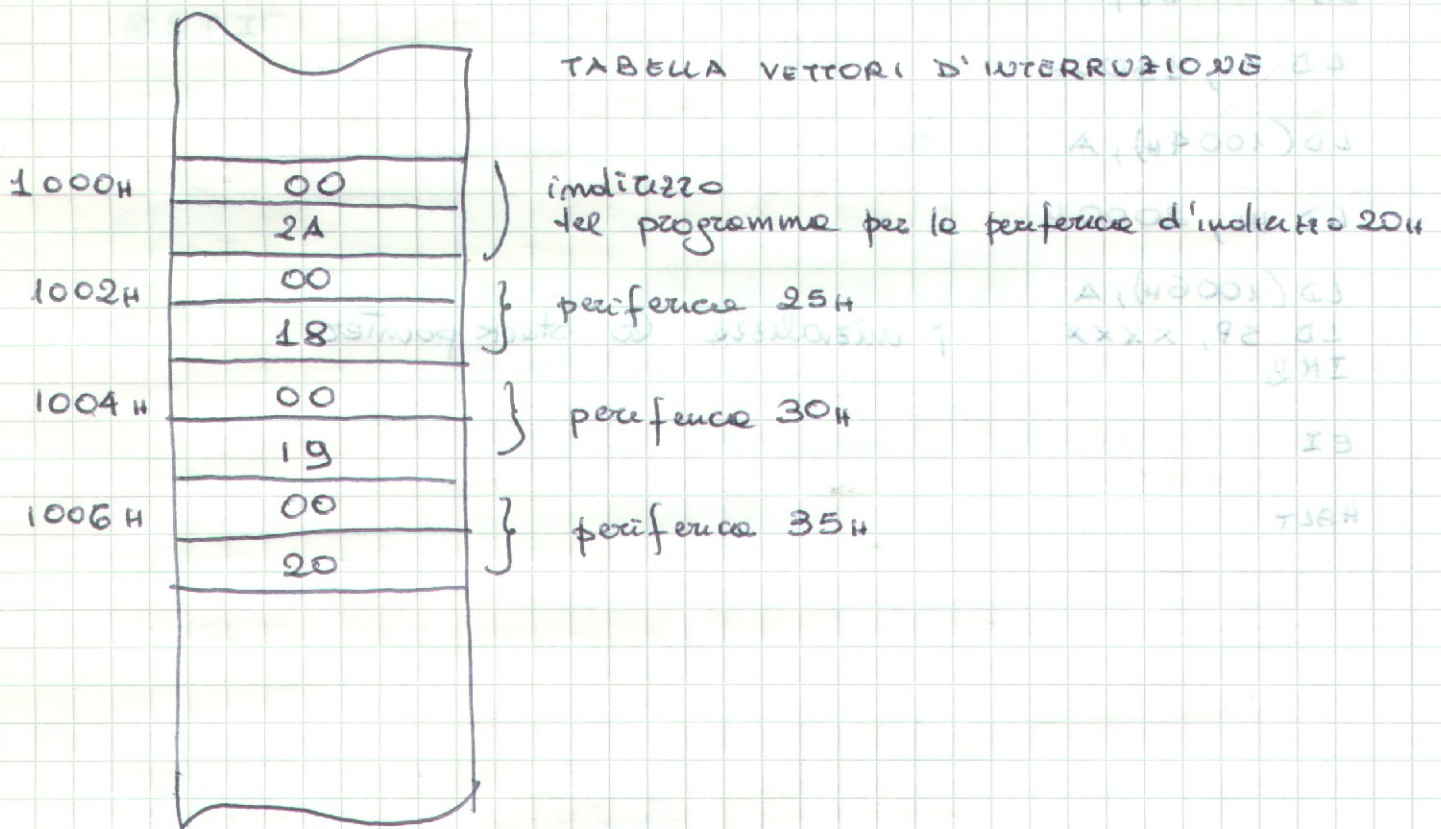


La periferica d'indirizzo 20H, quando vuole inviare dati al μP , genera un segnale d'interrupt. Nelle schede vi sono altre 3 periferiche che generano interruzioni secondo la seguente tabella:

INDIRIZZO PERIFERICA	INDIRIZZO PROGRAMMA
25H	1800H
30H	1900H
35H	2000H

Quando la ~~X~~ periferica ^(20H) genera l'interruzione il μP preleva dalle stesse 100 dati e li immagazzina in memoria a partire dall'indirizzo 3000H. Il programma che gestisce queste interruzioni si trova all'indirizzo 2400H.

Scrivere il programma di inizializzazione supponendo che la Tabella delle interruzioni parte dall'indirizzo 1000H e il programma che gestisce la periferica d'indirizzo 20H.



ORG 0000

LD A, 00H

LD I, A ; carica in I la parte alta dell'indirizzo
; della tabella

LD A, 00H

OUT(20H), A ; invia la parte bassa alle periferiche

LD A, 02H ; invia 1

OUT(25H), A ; invia la parte bassa alle 2^e periferiche

LD A, 04H

OUT(30H), A ; invia la parte bassa alle 3^e periferiche

LD A, 06H

OUT(35H), A ; invia la parte bassa alle 4^e periferiche

LD HL, 2A00H ; riempio la tabella

LD(1000H), A ; con gli indirizzi dei sottoprogrammi

LD HL, 1800H

LD(1002H), A

LD HL, 1500H

LD(1004H), A

LD HL, 2000H

LD(1006H), A

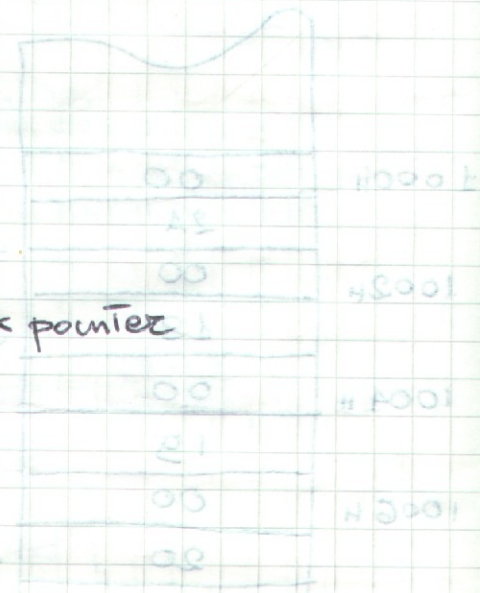
LD SP, XXXX

IN 2

EI

HALT

; mizialize lo stack pointer



ORG 2A00

LD B, 64H

LD HL, 3000H

LD C, 20H

INIR

HALT

ORG 2A00H

; questa procedura modifica B, C, HL

PUSH BC

PUSH HL

LD HL, 3000H

LD C, 20H

INIR

POP BC

POP HL

RETI